

Сведения об официальных оппонентах

по диссертационной работе Сорокина Сергея Александровича на тему «Методология проектирования печатных плат высокопроизводительных вычислительных устройств для компьютерных интегрируемых платформ», представленной на соискание ученой степени доктора технических наук по специальности 05.13.12 – Системы автоматизации проектирования (приборостроение)

	Фамилия, имя, отчество оппонента	Год рождения, национальность	Основное место работы, должность	Ученая степень, ученое звание	Шифр специальности	Основные работы по профилю оппонируемой диссертации
1	Брехов Олег Михайлович	1942 г., русский	Московский авиационный институт (МАИ), заведующий кафедрой № 304	Д.т.н., профессор	05.13.12 – системы автоматизации проектирования (приборостроение)	<p>1. Брехов О.М, Нгуен Куанг Тхыонг, Фам Суан Чыонг. Методика оптимизации управления риском для обеспечения безопасного функционирования технической системы. Вестник МАИ, № 5, стр. 266-273, г. 2012.</p> <p>2. Брехов О.М., Мьо Тант. Оптимизация обработки запросов в многопроцессорной базе данных. Вестник МАИ, № 5, стр. 266-273, г. 2012.</p> <p>3. Брехов О.М., Корнеенкова А.В., Кордовер К.А., Мухин Н.Ю., Орлова Е.А., Тузов И.В. Методика автоматизированного управления качеством при прототипировании аппаратно-программных комплексов на базе плис большой емкости. Успехи современной радиоэлектроники № 1. стр. 84-90, г. 2012.</p>

					<p>4. Брехов О.М., Корнеенкова А.В., Кордовер К.А., Мухин Н.Ю., Орлова Е.А., Тузов И.В. Методика быстрого прототипирования аппаратно-программного комплекса на основе технологического базиса плюс большой емкости и настраиваемых библиотек. Успехи современной радиоэлектроники. № 1. стр. 91-96., г. 2012.</p> <p>5. Брехов О.М., Ратников М.О. Тестирование ПЛИС с помощью конвейеризированных генераторов контрольных кодов. Инженерный журнал: наука и инновации. № 11 (23), стр. 5, г. 2013.</p> <p>6. Брехов О.М., Тан Хлаинг Мьинт. Обоснование квазиоптимального порядка распределения элементарных запросов в многопроцессорной базе данных. Труды МАИ, № 73, 24 стр. (кол-во стр.), г. 2014.</p> <p>7. Брехов О.М., Тан Хлаинг Мьинт. Оптимизация числа процессоров при выполнении вложенных запросов. Труды МАИ, № 74, 28 стр. (кол-во стр.), г. 2014.</p> <p>8. Брехов О.М., Вунна Джо Джо,</p>
--	--	--	--	--	---

						<p>Тан Хлаинг Мьинт. Оптимизация плана выполнения мультизапроса и вложенных запросов. Научные технологии, Т. 15, № 1, стр. 101-106, г. 2014.</p> <p>9. Брехов О.М., Балян А.В. Методика внедрения неисправностей для анализа работы протокола резервирования бортового маршрутизатора. Труды МАИ, № 81, 13 стр. (кол-во стр.), г. 2015.</p> <p>10. Брехов О. М., Тин М. А. Обработка запросов к базе данных посредством ассоциативной вычислительной системы. Труды МАИ, № 84, 24 с. (кол-во стр.), г. 2015.</p> <p>11. Брехов О. М., Тин М. А. Эффективность расслоенной памяти при поточной обработке адресных запросов. Труды МАИ, № 84. 19 с. (кол-во стр.), г. 2015.</p> <p>12. Брехов О.М., Ратников М.О. Анализ архитектурных методов обеспечения сбоеустойчивости систем, основанных на плиз, посредством применения конвейеризированных функций.</p>
--	--	--	--	--	--	---

					<p>Известия высших учебных заведений. Поволжский регион. Технические науки. № 2, стр. 56-68, г. 2015.</p> <p>13. Цимбал В.А., Шиманов С.Н., Зеленецкий В.В., Пашинцев В.П., Митрофанов Д.Г., Шевцов В.А., Брехов О.М., Бугаков И.А., Тоискин В.Е., Васильченко А.А., Кочуров А.В. Математическое моделирование процесса установления соединения в системе сотовой связи типа GSM для оценивания его оперативности. Радиотехника. 2016. № 12., стр. 176-188, г. 2016.</p> <p>14. Брехов О. М., Клименко А. В., Жданов А. А., Якупов А. Ю. Реализация экспериментального образца программного комплекса контроля сбоеустойчивости проекта микросхемы. Наноиндустрия #8/70/2016. (ВАК) DOI: 10.22184/1993-8578.2016.70.8.48.58, стр. 48-58, г. 2016.</p> <p>15. Цимбал В.А., Шиманов С.Н., Зеленецкий В.В., Пашинцев В.П., Митрофанов Д.Г., Шевцов В.А., Брехов О.М., Бугаков И.А., Тоискин</p>
--	--	--	--	--	--

					<p>В.Е., Васильченко А.А., Кочуров А.В. Математическое моделирование процесса установления соединения в системе сотовой связи типа GSM для оценивания его оперативности. Радиотехника. 2016. № 12. Стр. 176-188, г. 2016.</p> <p>16. Брехов Олег Михайлович. Разработка программно-аппаратных средств контроля сбоеустойчивости проекта специализированной микросхемы. Научно-практическая конференция по итогам реализации в 2015 году прикладных научных исследований и экспериментальных разработок по приоритетным направлениям в рамках федеральной целевой программы «Исследования и разработки по приоритетным направлениям развития научно-технологического комплекса России на 2014 – 2020 годы» в рамках национальной выставки ВУЗПРОМЭКСПО-2015, 2-4 декабря 2015 г.</p> <p>17. Брехов Олег Михайлович. Разработка программно-</p>
--	--	--	--	--	---

						<p>аппаратных средств контроля сбоеустойчивости проекта специализированной микросхемы (№ в онлайн-каталоге тезисов-14.577.21.0161). III Ежегодная Всероссийская научно-практическая конференция «Исследования и разработки - 2016» в рамках деловой программы Четвертой национальной выставки технических и технологических достижений науки ВУЗПРОМЭКСПО-2016, 14-15 декабря 2016 г. (Онлайн-каталог тезисов: https://xpir.ru/events/conference2016/theses/a1ca7c0b0e5f4698852b5bdf2a513054).</p>
2	Бычков Игнат Николаевич	1981 г., русский	<p>ПАО "ИНЭУМ им. И.С. Брука", Заместитель генерального директора по развитию ПАО "ИНЭУМ им. И.С. Брука"</p>	Д.т.н.	05.13.12 – Системы автоматизации проектирования (приборостроение)	<p>1. Бычков И.Н., Воробьев А.С., Гаврилова Е.В., Юрлин С.В. Блок процессорный унифицированный с микропроцессором Эльбрус-8СВ // Патент на полезную модель №173334 по заявке №2017102661 от 27.01.2017.</p> <p>2. Бычков И.Н., Воробьев А.С., Гаврилова Е.В., Юрлин С.В. Микропроцессор «Эльбрус-8С2» // Свидетельство о государственной регистрации топологии интегральной микросхемы</p>

					<p>№2017630062 от 22.02.2017 по заявке №2016630181 от 29.12.2016</p> <p>3. Бычков, И. Н., Рябцев, Ю. С., Халиуллин, Ю. Х. Методы итеративной проработки вычислительного модуля многопроцессорного сервера // Приборы. — 2016. — №7 (176). — С. 17—23.</p> <p>4. Бычков, И. Н. Методология разработки элементов конструкции микропроцессора и вычислительного модуля / И. Н. Бычков // Информационные технологии и вычислительные системы. — М.: Институт системного анализа РАН, 2015. — Выпуск № 4. — С. 16—25.</p> <p>5. Бычков, И. Н., Молчанов, И. А., Рябцев, Ю. С. Развитие конструкций многопроцессорных систем // Вопросы радиоэлектроники. — М.: цнии «Электроника», 2016. — Серия ЭВТ. — Выпуск 1. — С. 22—29.</p> <p>6. Бычков, И. Н., Юрлин, С. В. Прототипирование на основе ПЛИС для верификации многоядерных микропроцессоров / И. Н. Бычков, С. В. Юрлин // Проблемы разработки перспективных микро- и наноэлектронных систем-2014:</p>
--	--	--	--	--	---

					<p>сборник трудов / под общ. ред. академика РАН А.Л. Стемповского. — М.: ИПИМ РАН, 2014. — Часть IV. — С. 45—50.</p> <p>7. Bychkov I.N. Molchanov I.A., Khaliullin Y.H. Power delivery network analysis and voltage optimization for multi-core processor. // International Conference on Advanced Technology & Sciences, ICAT (Antalya, Turkey, 2015), Conference Publications - pp. 44-49.</p> <p>8. Бычков И.Н., Егоров С.В., Лобанов И.Н. САПР логико-временной верификации (САПР ЛВВ). – Свидетельство о государственной регистрации программы для ЭВМ №2014612799 от 06.03.2014 г.</p> <p>9. Бычков И.Н. Воробушков В.В, Перекатов В.И., Рябцев Ю.С. Система обеспечения целостности сигналов в вычислительных комплексах разработки ЗАО «МЦСТ» // Вопросы радиоэлектроники / Выпуск 3. Серия ЭВТ. - М. 2012 г. - С. 142–151.</p>
--	--	--	--	--	---

3	Саксонов Евгений Александрович	1950 г., русский	ФГБОУ ВО «Московский технический университет связи и информатики», главный специалист	Д.т.н., профессор	05.13.12 – системы автоматизации проектирования (приборостроение)	<p>1. Леохин Ю.Л., Леохин В.Л., Саксонов Е.А. Универсальная система защиты рынка от контрафактного и фальсифицированного товара// Качество. Инновации. Образование. - М., 2014. - № 12 (115). - С. 66-71.</p> <p>2. Леохин В.Л., Леохин Ю.Л., Саксонов Е.А. Анализ и классификация систем защиты рынка от контрафактных и фальсифицированных товаров//Качество. Инновации. Образование. 2015. № 5. Т. II. С. 360-365.</p> <p>3. А. А. Дворников, Л. С. Восков, Е. А. Саксонов, С. Г. Ефремов. Метод построения оптимального наложенного канала для беспроводной сенсорной сети // Информационные технологии. №11. Том 22. 2016. – С. 812 – 818.</p> <p>4. Леохин В.Л., Леохин Ю.Л., Саксонов Е.А. Анализ систем проверки оригинальности товаров// НАУКА И СОВРЕМЕННОСТЬ: сборник статей Международной научно-практической конференции (8 ноября 2014 г., г. Уфа). – Уфа: РИО МЦИИ ОМЕГА САЙНС, 2014. С. 56-59. ISBN 978-9905931-1-4.</p> <p>5. Леохин Ю.Л., Саксонов Е.А.</p>
---	--------------------------------	------------------	---	-------------------	---	---

					<p>Анализ структуры центра обработки данных универсальной системы верификации товаров// Современная наука: теоретический и практический взгляд: сборник статей Международной научно-практической конференции (28 ноября 2015 г., г. Челябинск). – Уфа: РИО МЦИИ ОМЕГА САЙНС, 2015. - С. 63-68.</p> <p>6. Леохин Ю.Л., Саксонов Е.А. Архитектура сети универсальной системы верификации товаров// Инновации, технологии, наука: сборник статей Международной научно-практической конференции (03 декабря 2015 г., г. Самара). – Уфа: РИО МЦИИ ОМЕГА САЙНС, 2015. - С. 79-83.</p> <p>7. Кулаков В. Г., Леохин Ю.Л., Саксонов Е.А. Метод оценки надежности взаимодействующих программных модулей распределенной программной системы // Проблемы внедрения результатов инновационных разработок: сборник статей Международной научно – практической конференции (3 ноября 2016 г, г. Челябинск). В 2 ч. Ч.2 / - Уфа: МЦИИ ОМЕГА САЙНС, 2016. – С. 34-38.</p> <p>8. Кулаков В.Г., Леохин Ю.Л.,</p>
--	--	--	--	--	---

						Саксонов Е.А. Математическая модель оценки надежности распределенной программной системы // Современные проблемы инновационного развития науки: сборник статей Международной научно – практической конференции (8 ноября 2016 г, г. Новосибирск). В 3 ч. Ч.2 / - Уфа: МЦИИ ОМЕГА САЙНС, 2016. – С. 24-29.
--	--	--	--	--	--	---

Председатель
диссертационного совета Д217.047.01,
д.т.н., профессор

_____ Болнокин В.Е.

Ученый секретарь
диссертационного совета Д217.047.01,
д.т.н., с.н.с.

_____ Варламов О.О.